

(19) 日本国特許庁 (J P)

(12) 公表特許公報 (A)

(11) 特許出願公表番号  
特表2002-513182  
(P2002-513182A)

(43) 公表日 平成14年5月8日 (2002.5.8)

(51) Int.Cl. <sup>7</sup>	識別記号	F I	テマコード (参考)
G 0 6 F 9/46	3 1 3	G 0 6 F 9/46	3 1 3 C 5 B 0 3 3
9/42	3 3 0	9/42	3 3 0 R 5 B 0 9 8

審査請求 未請求 予備審査請求 有 (全 42 頁)

(21) 出願番号 特願2000-546304(P2000-546304)  
 (86) (22) 出願日 平成11年2月25日 (1999.2.25)  
 (85) 翻訳文提出日 平成12年10月26日 (2000.10.26)  
 (86) 国際出願番号 PCT/US99/04134  
 (87) 国際公開番号 WO99/56209  
 (87) 国際公開日 平成11年11月4日 (1999.11.4)  
 (31) 優先権主張番号 09/069, 030  
 (32) 優先日 平成10年4月27日 (1998.4.27)  
 (33) 優先権主張国 米国 (US)  
 (81) 指定国 EP(AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, I T, LU, MC, NL, PT, SE), JP, KR

(71) 出願人 インフィニオン テクノロジーズ ノース  
 アメリカ コーポレイション  
 Infineon Technolog  
 ies North America Co  
 rp  
 アメリカ合衆国 カリフォルニア サン  
 ホセ ノース ファースト ストリート  
 1730  
 (72) 発明者 ロジャー ディー アーノルド  
 アメリカ合衆国 カリフォルニア サニー  
 ヴェール キャリック コート 566  
 (74) 代理人 弁理士 矢野 敏雄 (外3名)

最終頁に続く

(54) 【発明の名称】 コンテキスト切り替え能力を有する装置

## (57) 【要約】

本発明は、少なくとも1つの読み取りポートと1つの書き込みポートを有する少なくとも1つのレジスタを含む、データ処理ユニットに関する。このレジスタは少なくとも2つのメモリセルを有しており、メモリセルのそれぞれは1つの書き込みラインと1つの読み取りラインを有している。さらに前記レジスタは、前記メモリセルの1つの前記読み取りラインを前記読み取りポートと結び付けるための、複数のインプットと1つのアウトプットを有する第1切り替え装置と、前記メモリセルの1つの前記書き込みラインを前記書き込みポートと結び付けるための、第2切り替え装置とを含んでいる。

